

# Sistemi a Microprocessore (04CHJ)

## Accertamento di esonero 05.12.2003

---

**Durata del compito: 1 ora e ½. Non è possibile consultare né libri né appunti.**

1. Si descriva nel dettaglio il protocollo MESI per la coerenza delle memorie cache in ambito multiprocessore.
2. Si descriva il funzionamento del controllore delle interruzioni 8259A
3. Si disegni e si commenti il diagramma completo di caricamento ed esecuzione di una istruzione
4. Si scriva una funzione Assembler 8086 richiamabile C che permetta di inizializzare il valore del contatore 0 dell'8253. La procedura viene invocata con il nome:  

```
set_timer(char a, char b, char cw, int value)
```

a rappresenta l'indirizzo del registro di controllo, b l'indirizzo della porta associata al contatore 0, cw la parola di controllo necessaria per programmare il contatore nel modo voluto e value è il valore al quale deve essere inizializzato il contatore.
5. Si descrivano i concetti fondamentali che caratterizzano un'architettura RISC